## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

64-081344

(43)Date of publication of application: 27.03.1989

(51)Int.CI.

H01L 21/92

(21)Application number: 62-239817

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

24.09.1987

(72)Inventor: YAMAKAWA KOJI

IWASE NOBUO

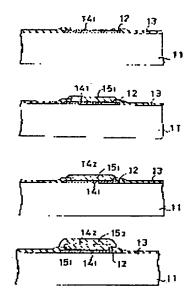
**INABA MICHIHIKO** 

### (54) BUMP AND FORMATION THEREOF

## (57)Abstract:

PURPOSE: To obtain a bump having a stable shape and high reliability without adverse influence on the substrate and aluminum electrodes of a semiconductor element by forming a laminated layer structure of a layer containing palladium and a bump material precipitated by electroless plating.

CONSTITUTION: A layer 141 containing Pd is adhered to the surface of an aluminum electrode 12 exposed by dipping a semiconductor element in palladium solution. Then, a nickel film 151 containing phosphorus is precipitated as a bump material on the periphery including the electrode 12 exposed by dipping in an electroless nickel plating bath to be electrolessly nickel plated. A layer 142 containing palladium is adhered onto the precipitated film 151, the semiconductor element is dipped in the plating bath to be electrolessly nickel plated, thereby precipitating a nickel film 152 on the film 151.



## **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

## 99日本国特許庁(JP)

⑪特許出願公開

# <sup>®</sup> 公開特許公報(A) 昭64-81344

@Int\_Cl\_4

識別記号

庁内整理番号

匈公開 昭和64年(1989) 3月27日

H 01 L 21/92

D-6708-5F F-6708-5F

審査請求 未請求 発明の数 2 (全1頁)

**劉発明の名称** バンプ及びその形成方法

②特 願 昭62-239817

❷出 願 昭62(1987)9月24日

⑩発 明 者 山 川 晃 司 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合 研究所内

⑦発明者岩樹場男神奈川県川崎市幸区小向東芝町1番地株式会社東芝総合

研究所内

**砂発 明 者 稲 葉 道 彦 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合** 

研究所内

⑪出 顋 人 株式会社東芝 神奈川県川崎市幸区堀川町72番地

迎代 理 人 弁理士 鈴江 武彦 外2名

#### 明 相 自

## 1. 発明の名称

バンプ及びその形成方法

#### 2. 特許請求の範囲

(I) . 半導体素子のアルミニウム電板上に設けられたパンプにおいて、パラジウムを含む層と無電解めっきにより折出されたパンプ材料との積層構造をなすことを特徴とするパンプ。

(2) . 無 国解めっきにより析出されたパンプ材料はニッケル又はニッケルを主成分とする材料からなることを特徴とする特許類求の範囲第 1 項記載のパンプ。

四. 半導体系子のアルミニウム電極上に無電解めっき法によりバンブを形成する方法において、前記半導体系子をパラジウム溶液に設置して該乗子の電性表面をパラジウムで活性化する工程と無知解めっきによりバンブ材料を析出する工程とを交互に2回以上行なうことを特徴とするバンブの形成方法。

44. 煮電解めっきにより折出されたパンプ材料は

ニッケル又はニッケルを主成分とする材料からなることを特徴とする特許数の範囲第3項記収のパンプの形成方法。

#### 3. 発明の詳細な説明

【発明の目的】

(産業上の利用分野)

本 発明は、 バンプ及びその形成方法の改良に 関するものである。

(従来の技術)

現在、電子微器の小形化に伴い、「C、

LSI等の半導体チップは高密度、 高集積化が進められている。また、 半導体素子の 実装の面からみても電極ピッチ間の 縮小化、 1 / 0 数の増大といった傾向にある。更に、 電卓や I C カードにみられるカード化に対応する 神里化が 要求されている

ところで、半導体素子のA ℓ電極から外部第子へ電極リードを取出す方法としてはワイヤボンディング方式が知られている。ワイヤボンディング方式は、25~30μmφのAu (又はA ℓ、C u の

極細線を1本づつ急圧着又は超音波により原次接 抜する方法である。現在、自動ワイヤボンダの替 及により省力化、信頼性、量産性が達成されてい るものの、半導体系子の音集積化に伴う多ピン化、 狭ピン化、更に薄型実装化に対応できない問題が あった。

まず、半導体ウェハ1 上にA 2 電極 2 を形成した後、全面にSiO 2 やSig N4 などのバッシベーション膜 3 を形成し、更に該バッシベーション膜 3 を選択的にエッチング除去して前記A 2 電極 2 の大部分を貸出させる(第 3 図(A)図示)。

異なるものを多く使用するため、半週体系子への 汚染の問題が生じる。また、上記方法はウェハ状 思でのパンプ形成であるため、ウェハからが形成で のパンプを形成してパンプを形成してが でのため、ウェハに形成した でのため、ウェハに形成した でのため、ウェハに形成した でのため、ウェハに形成した でのため、ウェハに でのため、ウェハに ができながった。このたができない でのため、ウェハに でのため、 でのため、 でのため、 でのため、 でのため、 でのため、 でのため、 でのため、 でのため、 でいる。 にもパンプを 形成して のため、 でいる。 でい。 でいる。 でいる。 でいる。 でい。 でいる。 

あった。

そこで、本出頭人はバラジウム钼液に半導体素子を浸漬して該素子のアルミニウム電極を活性化し、無関解めっきを行なってバンプを形成する方法を既に出題した(特頭昭62-140996号)。この方法を第4図(A)~(C)を参照して以下に説明する。

#### (発明が解決しようとする問題点)

本発明は、既に出面した上記問題点を改善するためになされたもので、形状の安定した信頼性の高いパンプ、並びに半導体素子の基板やAを電極への悪影響を及ぼすことなく、形状の安定した

電価リードを異方性導電ゴムや導電性接着剤により接合させる場合には、前記パンプ材料としておりたのニッケルを含む材料を用いた機関構造とする。一方、パンプに電極リードを非品や半田等で接合する場合には前配積層が過去の最上層に無電解めっきに析出されたCuめっき膜、Agめっき膜、Snめっき膜等を積留した構造にする。

上記パラジウムを含む間は、50人程度で充分効果があるが、あまり厚いとパンプが刺離する等の問題があり、厚くとも1000人以下、通常は200~300人程度が好ましい。また、一層当りの無電解めっき留としては10~60μmが一般的である。なお、パンプ全体としては10~60μmが一般的である。

また、本級第2の発明は半導体素子のアルミニウム電極上に無電解めっき法によりバンプを形成する方法において、前記半導体業子をバラジウムで溶液に投資して該素子の電極裏面をバラジウムで活性化する工程と無電解めっきによりバンプ材料

信頼性の高いパンプを半導体素子毎に形成し得る 方法を提供しようとするものである。

#### [発明の構成]

#### (問題点を解決するための手段)

本額第1の発明は、半導体案子のアルミニウム電極上に設けられたパンプにおいて、パラジウムを含む層と無電解めっきにより析出されたパンプ材料との發展構造をなすことを特徴とするパンプである。

上記半導体素子は、ウェハから適常の素子形成 工程を軽てダイシング等により割断されたもので、 A 2 関極以外の領域はSi O2 、Si 3 N 4 又は PSG(リンシリケートガラス)等にのパッシペ ーション膜で取われたものである。

上記パンプ材料としては、例えばニッケル又は NiーP合金などのニッケルを含む材料等を挙げることができる。

上記パンプにおいては、実装形態によってその 模型構造のみで構成したり、最上層に別の膜を積 層した構造にしてもよい。即ち、パンプに対して・

を析出する工程とを交互に2回以上行なうことを 特徴とするパンプの形成方法である。

上記アルミニウム(A & )電極表面を括性化するためのパラジウム溶液としては、例えば塩化パラジウム溶液(P d C & 2 )等を用いることができる。このパラジウム溶液での活性化処理の前処理として、硝酸やリン酸等で A & 電極表面の腱処理を行なってもよい。

上記無電解ニッケルめっき処理でのめっき欲としては、例えば遠元剤に次亜リン酸塩を使用したNI-P台金を析出するNI-Pめっき被等を用いることができる。

上記パラジウムによる話性化処理と無電解めったはよるパンプ材料の形成との工程においては、最初にアルミニウム電板表面にパラジウムを付着させて活性化し、無電解めっきにより数μmのめっきでは(パンプ材料)を形成した後、再びパラジウムでは、本質を開迎に折出した無電解めっき時代によった。ない、など付着し、ひきつづいて無電解めっきを行ない、

この操作を確認す。

(作用)

本発明のバンプは、パラジウムを含む層と無電解めっきにより折出されたパンプ材料との機関構造をなずため、形状の安定化がなされ、外部配配の実装に関して信頼性の高いを接続を達成できる。即ち、パンプは高さや形状によって外の混合を設度、電気特性等が変動するが、本発明のパンプ構造とすることにより形状を安定できるため、信頼性の高い外部配給との接合が可能となる。

次いで、前記半導体素子をリン酸溶液に浸漬して融処理を施した後、AAぽ種 12表面を軽く洗浄した。つづいて、塩化パラジウム1g、塩酸 10cc及び水9.54gからなるパラジウム溶液に前記半導体素子を30秒間~1分間浸漬して露出するAg電板12表面にPdを含む解14』を付着させた(同図(B)図示)。

次いで、前記半導体素子を純水でそのAR留植12表面のPdを含む留14」が除去されない程度に洗浄した後、半導体素子を下記組成からなりPHが4~6、温度が80~90℃の無電解ニッケルめっき形中に浸漬して約20分間の無電解ニッケルめっきを行なうことにより錯出するAR電極12を含む周辺にバンプ材料としての草さ5 μmのリンを含むニッケル関(以下、単にニッケル関と称す)15」を析出した(同図(C)図示)。

次いで、前記半導体素子を柄水で洗浄し、再び 前記と向租成のパラジウム溶液中に浸漬して既に 析出させたニッケル関15:上にパラジウムを含む 暦142 を付着させた(同図(D)図示)。つづい

(発明の実施例)

以下、本発明の実施例を第1図(A)~(F)を参照して説明する。

まず、通常のウェハブロセスに従って各種のトランジスタ、配線等が形成されたシリコン替板 11 上にA & 電板 12を形成した後、全面にS!ョ N 4 からなるパッシペーション 関 13を形成し、更に該パッシペーション 関 13を選択的にエッチング除去して前配A & 電板 12の大部分が露出された半導体素子を用載した(第一図 図示)。

て、前記半導体素子を柄水でそのA & 電極 12表面のP 6 を含む層 142 が除去されない程度に洗浄した後、半導体素子を前記と同様な無電解ニッケルめっき浴中に浸漬して約 20分周の無電解ニッケルめっきを行なうことによりニッケル製 151 上に輝さ5 μ m のニッケル数 152 を折出した(同図(E)図示)。

次いで、前記パラジウム溶液への半導体系子の 没漬、無電解ニッケルめっき処理を 1 サイクルと し、これを 2 サイクル原次行なうことにより、 向 図(F)に示すようにパラジウムを含む層 14g 、 ニッケル膜 15g 、パラジウムを含む層 14g 、ニッケル膜 15g を析出して厚さ約 20μ m のパンア 16を 形成した。

(無電解ニッケルめっき浴の組成)

塩化ニッケル 30g / 2

ヒドロキシ酢酸ソーダ 50gノ 2

次亜リン酸ソーダ 10g/ ε

しかして、半導体素子のA 2 電板 12に形成されたパンプ 16はパラジウムを含む 20 14 1 ~ 14 4 とニ

なお、上記実施例ではニッケルを主体とするバンプについて説明したが、バンプの最上層として 思電解金めっきや無電解調めっきを施してもよい。 例えば、無電解調めっきをパンプの表面に進し、 実装する基板側の外部配輪パターン上にはんだパ ンプを形成し、リフローで半田接合してもよい。 また、上記実施例ではパラジウム溶液でもりまた、 生業子の浸潤、無電解ニッケルめっき処理を1サ

分光法による分析結果を示す特性図、第3図(A)~(D)は従来のパンプの形成工程を示す断面図、第4図(A)~(C)は本出類人が既に提案したパンプの形成工程を示す断面図である。

 $11 \cdots$  シリコン基板、 $12 \cdots$  A 2 電極、 $13 \cdots$  パッシペーション膜、 $141 \sim 144 \cdots$  パラジウムを含む層、 $151 \sim 154 \cdots$  ニッケル膜(パンプ材料)、 $16 \cdots$  パンプ。

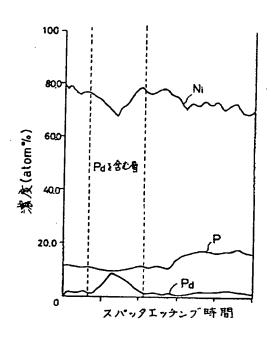
出额人代理人 弁理士 鈴江武彦

イクルとし、これを合計 4 サイクル行なってパンプを形成したが、 2 又は 3 サイクル、或いは 5 サイクル以上行なってパンプを形成してもよい。

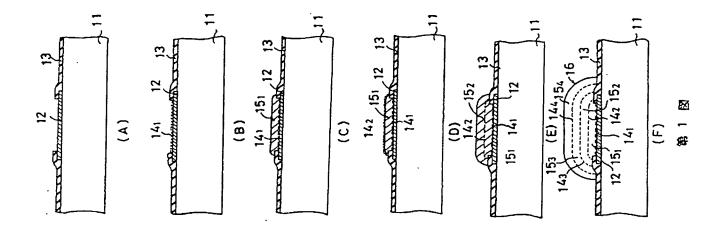
#### [発明の効果]

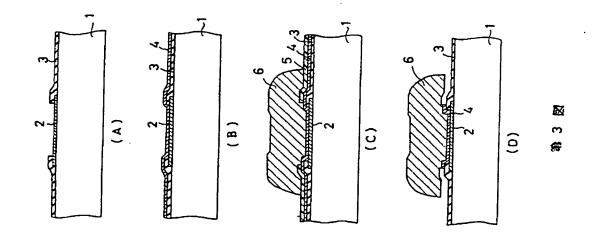
#### 4. 図面の簡単な説明

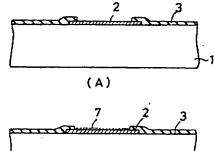
第1図(A)~(F)は本発明の実施例におけるパンプの形成工程を示す断面図、第2図は実施例により形成されたパンプを構成するニッケル製餌に存在するPd を含む霜付近のオーショ電子

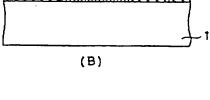


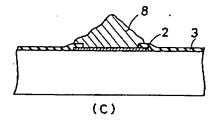
第 2 図











第 4 🛱